

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-100830
 (43)Date of publication of application : 05.04.2002

(51)Int.CI. H01S 5/028
 H01L 21/205

(21)Application number : 2001-202726 (71)Applicant : NICHIA CHEM IND LTD
 (22)Date of filing : 03.07.2001 (72)Inventor : OCHIAI MASANAO

(30)Priority

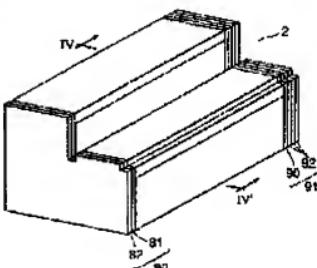
Priority number : 2000217394 Priority date : 18.07.2000 Priority country : JP

(54) GALLIUM NITRIDE LIGHT-EMITTING ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a gallium nitride light-emitting element in high slope efficiency and high-reliability with its life prolonged by suppressing a braking of the end surface of the light-emitting element during the high-output operation of the light-emitting element.

SOLUTION: A gallium nitride light-emitting element is formed in a structure that more than one layer of low reflective films having refractive indexes lower than that of a gallium nitride are laminated on a light emitting side mirror surface, in such a way that the refractive indexes become lower in order from the light emitting side mirror surface, and the first low reflective film directly over the mirror surface is formed of one kind of a material of either selected from among a ZrO₂, an MgO, an Al₂O₃, an Si₃N₄, an AlN and an MgF₂. Moreover, a protective film consisting of one kind of a material of either selected from among a ZrO₂, an MgO, an Si₃N₄, an AlN and an MgF₂ is formed on the mirror surface and a high reflective film formed by alternately laminating low-refractive index-layers and high-refractive index layers is formed on the protective film.



LEGAL STATUS

[Date of request for examination] 31.08.2001
 [Date of sending the examiner's decision of rejection] 06.05.2005
 [Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]
 [Date of final disposal for application]
 [Patent number]

[Date of registration]

[Number of appeal against examiner's decision 2005-10351
of rejection]

[Date of requesting appeal against examiner's 06.06.2005
decision of rejection]

[Date of extinction of right]

Copyright (C) 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-100830

(P2002-100830A)

(43)公開日 平成14年4月5日 (2002.4.5)

(51)Int.Cl.⁷
 H 01 S 5/028
 H 01 L 21/205

識別記号

F I
 H 01 S 5/028
 H 01 L 21/205

テ-マ-⁷ (参考)
 5 F 0 4 5
 5 F 0 7 3

(21)出願番号 特願2001-202726 (P2001-202726)
 (22)出願日 平成13年7月3日 (2001.7.3)
 (31)優先権主張番号 特願2000-217394 (P2000-217394)
 (32)優先日 平成12年7月18日 (2000.7.18)
 (33)優先権主張国 日本 (JP)

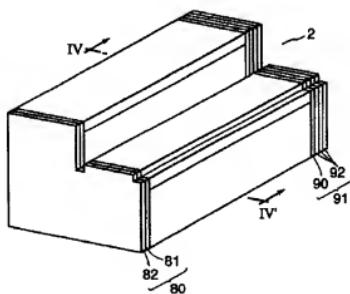
(71)出願人 000223057
 日亜化学工業株式会社
 徳島県阿南市上中町岡491番地100
 (72)発明者 落合 真尚
 徳島県阿南市上中町岡491番地100 日亜化
 学工業株式会社内
 Fターム (参考) 5F045 AA04 AB09 AB14 AB17 AB21
 AB26 AB32 AB33 AB37 AB40
 AC01 AC08 AC12 AC19 AD12
 AD14 BB16 CA10 CA12 DA52
 DA53 DA55 DA64 EB13 HA16
 5F073 AA13 AA74 AA84 CA07 CB02
 CB20 DA07 DA32 DA33 EA28

(54)【発明の名称】 窒化ガリウム系発光素子

(57)【要約】

【課題】 高出力動作時における端面破壊を抑制して寿命を向上させ、かつ、スロープ効率の高い、高信頼性の窒化ガリウム系発光素子を提供すること。

【解決手段】 光出射側鏡面には、窒化ガリウムより低い屈折率を有する1層以上の低反射膜が、光出射側鏡面から屈折率が順に低くなるように積層され、光出射側鏡面の直上の第1の低反射膜が、ZrO₂、MgO、Al₂O₃、Si、N₄、AlN、及びMgF₂から選ばれたいずれか1種の材料から形成されている。さらに、光反射側鏡面には、ZrO₂、MgO、Si、N₄、AlN及びMgF₂から選ばれたいずれか1種からなる保護膜が形成され、かつ、保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜が形成されてい



【特許請求の範囲】

【請求項1】 スライブ状の発光層の両端面に、光出射側鏡面と光反射側鏡面を持つ共振器構造を有する窒化ガリウム系発光素子において、
光出射側鏡面に、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、該光出射側鏡面から屈折率が順に低くなるように積層され、該光出射側鏡面の直上の第1の低反射膜が、 ZrO_2 、 MgO 、 Al_2O_3 、 Si 、 N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種からなる窒化ガリウム系発光素子。

【請求項2】 上記第1の低反射膜が、 ZrO_2 、 Si 、 N_4 、 AlN から選ばれたいずれか1種からなり、第1の低反射膜の上に、 SiO_2 、 Al_2O_3 、 MgO 及び MgF_2 から選ばれたいずれか1種からなる第2の低反射膜が形成されてなる請求項1に記載の窒化ガリウム系発光素子。

【請求項3】 上記光出射側鏡面に、窒化ガリウムより低い屈折率を有する1層の低反射膜が形成され、該低反射膜は MgO 、 Al_2O_3 、及び MgF_2 から選ばれたいずれか1種からなる請求項1記載の窒化ガリウム系発光素子。

【請求項4】 上記光反射側鏡面に、 ZrO_2 、 MgO 、 Si 、 N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種からなる保護膜を形成し、かつ、該保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜を形成してなる請求項1～3のいずれか一つに記載の窒化ガリウム系発光素子。

【請求項5】 スライブ状の発光層の両端面に、光出射側鏡面と光反射側鏡面を持つ共振器構造を有する窒化ガリウム系発光素子において、
光反射側鏡面に、 ZrO_2 、 MgO 、 Si 、 N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種からなる保護膜を形成し、かつ、該保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜を形成してなる窒化ガリウム系発光素子。

【請求項6】 スライブ状の発光層の両端面に、光出射側鏡面と光反射側鏡面を持つ共振器構造を有する窒化ガリウム系発光素子において、
光出射側鏡面には、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、該光出射側鏡面から屈折率が順に低くなるように積層され、該光出射側鏡面の直上の第1の低反射膜が、 ZrO_2 、 MgO 、 Al_2O_3 、 Si 、 N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種からなり、該保護膜が形成され、かつ、該保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜が形成されてなる窒化ガリウム系発光素子。

【請求項7】 上記低屈折率層と上記高屈折率層が、そ

れぞれ、 SiO_2 と ZrO_2 からなる請求項4乃至請求項6に記載の窒化ガリウム系発光素子。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、発光ダイオードやレーザダイオードに使用される、高出力で信頼性に優れた窒化ガリウム系発光素子に関する。

【0002】

【従来の技術】 図5は、従来の窒化物半導体発光素子の構造を示す模式的な斜視図である。この発光素子100は、サファイア基板101上にバッファ層102、n型コンタクト層103、クラック防止層104、n型クラッド層105、n型ガイド層106、活性層107、p型キック層108、p型ガイド層109、p型クラッド層110、p型コンタクト層111が順次積層され、ドライエッティングによりスライブ状の発光層が形成され、次いで、p側電極112とn側電極113とが形成されている。さらに、所定の共振器長でヘキ開面を形成後、光反射側の鏡面に SiO_2 と TiO_2 との積層膜120を複数積層した高反射膜120を形成して、発振光を光出射側の鏡面から効率的に取り出せるようにしている。

【0003】

【発明が解決しようとする課題】 しかしながら、高出力、例えば30mW以上で動作させると、光反射側の鏡面において端面破壊が起き易くなり、寿命が低下するという問題があった。また、高出力で動作させる場合、スロープ効率が低いと、駆動電流が大きくなってしまうという問題もあった。

【0004】 そこで、本発明は、高出力動作時における端面破壊を抑制して寿命を向上させ、かつ、スロープ効率の高い、高信頼性の窒化物半導体発光素子を提供することを目的とした。

【0005】

【課題を解決するための手段】 上記課題を解決するため、本発明は、スライブ状の発光層の両端面に、光出射側鏡面と光反射側鏡面を持つ共振器構造を有する窒化ガリウム系発光素子において、光出射側鏡面に、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、該光出射側鏡面から屈折率が順に低くなるように積層され、該光出射側鏡面の直上の第1の低反射膜が、 ZrO_2 、 MgO 、 Al_2O_3 、 Si 、 N_4 、 AlN 、及び MgF_2 から選ばれたいずれか1種からなることを特徴とする。

【0006】 本発明の窒化ガリウム系発光素子は、光出射側鏡面に、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、該光出射側鏡面から屈折率が順に低くなるように積層されているので、光出射側鏡面から発振光が直接空気中に取り出される場合に比べ、発振光の反射が抑制され、光出射側鏡面から取り出される発振光

の割合を増加させることができる。また、光出射側鏡面の直上の第1の低反射膜に、 ZrO_2 、 MgO 、 Al_2O_3 、 Si_3N_4 、 AlN 、及び MgF_2 から選ばれたいずれか1種からなるものを用いることにより、動作時における窒化ガリウムと低反射膜との反応による光出射側鏡面の劣化を抑制することができるので、発光素子の寿命を向上させる。

【0007】また、本発明の窒化ガリウム系発光素子は、第1の低反射膜が、 ZrO_2 、 Si_3N_4 、及び AlN から選ばれたいずれか1種から成り、第1の低反射膜の上に、 SiO_2 、 Al_2O_3 、 MgO 、及び MgF_2 から選ばれたいずれか1種からなる第2の低反射膜が形成されてなるものを用いることができる。

【0008】また、本発明の窒化ガリウム系発光素子は、光出射側鏡面に、窒化ガリウムより低い屈折率を有する1層の低反射膜が形成され、該低反射膜は MgO 、 Al_2O_3 、及び MgF_2 から選ばれたいずれか1種からなるものを用いることができる。

【0009】また、本発明の窒化ガリウム系発光素子は、光反射側鏡面に、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 、及び MgF_2 から選ばれたいずれか1種からなる保護膜を形成し、かつ、該保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜を形成してなるものを用いることができる。

【0010】また、本発明の窒化ガリウム系発光素子は、ストライプ状の発光部の両端面に、光出射側鏡面と光反射側鏡面を持つ共振器構造を有する窒化ガリウム系発光素子において、光出射側鏡面には、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、該光出射側鏡面から屈折率が順に低くなるように積層され、該光出射側鏡面の直上の第1の低反射膜が、 ZrO_2 、 MgO 、 Al_2O_3 、 Si_3N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種から成り、光反射側鏡面には、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 及び MgF_2 から選ばれたいずれか1種からなる保護膜が形成され、かつ、該保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜が形成されてなることを特徴とする。

【0011】また、本発明の窒化ガリウム系発光素子において、上記低屈折率層と上記高屈折率層には、それぞれ、 SiO_2 と ZrO_2 からなるものを用いることができる。

【0012】

【発明の実施の形態】以下、図面を用いて本発明について説明するが、本発明の窒化ガリウム系発光素子は、実施の形態に示された素子構造や電極構成に限定されるものではない。

【0013】実施の形態1、本実施の形態1は、基板に窒化物半導体基板を用いた窒化ガリウム系発光素子に関するものである。図1と図2は、本発明の実施の形態1

に係る窒化ガリウム系発光素子の構造を示す模式図であり、図1は斜視図、図2は、図1のII-II'線における断面構造を示す断面図である。図1に示すように、この発光素子1は、光出射側鏡面には第1の低反射膜81と第2の低反射膜82とからなる多層低反射膜80を、光反射側鏡面には保護膜90と、低屈折率層と高屈折率層との積層膜92が複数積層された高反射膜91とを有している。

【0014】さらに、図2に示すように、この発光素子10は、 GaN からなる窒化物半導体基板11を有し、基板11上には、 n 型 GaN からなる n 型コンタクト層12が形成されている。この n 型コンタクト層12の上には、 n 型 $InGaN$ からなるクラック防止層13が形成され、このクラック防止層13の上には、 n 型 $AlGaN/GaN$ からなる n 型クラッド層14と n 型 GaN からなる n 型ガイド層15が形成されている。 n 型ガイド層15の上には、多重量子井戸構造の $InGaN/InGaN$ からなる活性層16が形成され、活性層16の上には、 p 型 $AlGaN/GaN$ からなる p 型キャップ層17が形成されている。 p 型キャップ層17の上には、 p 型 GaN からなる p 型ガイド層18が形成され、その上には p 型 $AlGaN/GaN$ からなる p 型クラッド層19、そして p 型 GaN からなる p 型コンタクト層20が形成されている。そして、 p 型コンタクト層20の上には p 側電極23が、 n 型コンタクト層12の上には n 側電極24が形成されている。

【0015】本実施の形態1においては、窒化物半導体からなる基板を用いることにより、その上に成長させる窒化物半導体の転位を抑制して結晶性を向上させることができるので、発光素子の寿命をより向上させることができます。

【0016】ここで、窒化物半導体からなる基板は、例えば、特開平11-191659号公報に記載された結晶性のよい窒化物半導体の成長方法（以下、ELOG（Epitaxially laterally overgrown）成長法と呼ぶ。）を用いて作製することができる。すなわち、C面を正面とし、オリエンテーションフラット（オリフラ）面をA面とするサファイア基板上に、 GaN よりも大きなバッファ層を成長させる。バッファ層成長後、アンドープの GaN よりも第1の窒化物半導体層を成長させる。次に、ストライプ状のフォトマスクを形成し、スパッタ装置によりバーチャリングされた SiO_2 膜を形成し、続いて、RIE装置により SiO_2 膜の形成されていない部分の第1の窒化物半導体をサファイア基板が露出するまでエッチングして凹凸を形成することにより、凹部側面に第1の窒化物半導体を露出させる。次に、凸部の上部の SiO_2 を除去する。次に、 Si をドープした GaN よりも第2の窒化物半導体層を成長させる。次に、第2の窒化物半導体層を成長させたウェハを反応容器から取り出し、サファイア基板、バッファ層、第1の窒化

物半導体層、及び SiO_2 膜を研磨、除去して、第2の窒化物半導体層のみからなる基板を得る。

【0017】光出射面側鏡面に形成する低反射膜には、 GaN (屈折率2.3) よりも低い屈折率を有し、融点が高く熱安定性に優れた材料で、さらに、好ましくは発光素子の発振波長域に吸収を有しない材料を用いることができる。これらの条件を満たす材料として、例えば、 ZrO_2 (屈折率2.1)、 MgO (屈折率1.7)、 Al_2O_3 (屈折率1.54)、 Si_3N_4 (屈折率2.0)、 AlN (屈折率2.0)、そして、 MgF_2 (屈折率1.4) を挙げることができる。

【0018】ここで、光出射面側鏡面に形成する低反射膜は、2層以上の多層とすることが好ましい。この低反射膜は、光出射面側鏡面における光の反射を抑えることができ、反射防止膜となる。

【0019】この低反射膜は、光出射面側鏡面から屈折率が順に低くなるように低反射膜を積層することが望ましい。さらに、光出射面側鏡面の直上の第1の低反射膜は、 ZrO_2 、 Si_3N_4 、及び AlN のいずれか1種の材料を用いることができるが、熱安定性に優れた ZrO_2 が望ましい。また、第2の低反射層は、 SiO_2 、 Al_2O_3 、 MgO 、及び MgF_2 のいずれか1種の材料を用いることができる。また低反射膜は1層で形成してもよく、1層とする場合には、 MgO 、 Al_2O_3 、及び MgF_2 のいずれか一つの材料を用いることが望ましい。

【0020】また、低反射膜は、蒸着、スパッタ、CVD等の気相成膜技術を用いて形成することができる。低反射膜の膜厚は、発振波長を λ 、低反射膜の屈折率を n とすると、 $\lambda/4n$ となることが望ましい。また、低反射膜を2層以上とした場合、第1の低反射膜の膜厚は $\lambda/2n$ としてもよい。

【0021】また、光反射側鏡面に形成する保護膜には、融点が高く熱安定性に優れた材料を用いることができる。例えば、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 、及び MgF_2 を挙げることができると、 ZrO_2 を用いることが望ましい。この膜を設けることで、従来の構造で GaN と SiO_2 の間にで起こっていた端面の劣化を防止することができる。

【0022】また、保護膜は、蒸着、スパッタ、CVD等の気相成膜技術を用いて形成することができる。発振波長を λ 、保護膜の屈折率を n とすると、保護膜の膜厚は、 $\lambda/4n$ 又は $\lambda/2n$ となることが望ましい。

【0023】また、保護膜の上には、低屈折率層と高屈折率層とを交互に構成した高反射膜を形成する。この高反射膜には、従来のレーザダイオード等に使用されている材料を用いることができ、例えば、(低屈折率層：高屈折率層) の組合せとして、(SiO_2 : ZrO_2) 又は (SiO_2 : TiO_2) 等を用いることが最も好ましいが、この組合せとしては相対的に屈折率の低い材料と

高い材料との組合せを選ぶだけでもよい。

【0024】また、低屈折率層と高屈折率層は保護膜を設けた場合、これらを交互に繰り返して構成した2ペアから5ペアの高反射膜とすることが好ましい。さらに好ましくは3ペア又は4ペアとし、最も好ましくは3ペアとする。このようにすることにより、高出力でさらに発光素子の寿命を向上させることができる。

【0025】光出射側、光反射側鏡面への低反射膜、高反射膜の形成方法としては、ウェハを各発光層のストライプに対して垂直となる方向でバー状に劈開、または切断した後に、バーを90度倒した状態で形成するのが好ましい。これは、膜形成に用いる、蒸着、スパッタ等の気相成長装置の特性を考慮したもので、膜の成長方向となる膜形成面を蒸着源、スパッタのターゲットに対向するように設置して形成することで、均一な膜厚の低反射膜、高反射膜を得ることができる。また、気相成長における回り込みの効果で、バーを90度倒さなくても形成できるが、倒して形成した膜に比べて膜の均一性などは劣る。光出射側、光反射側となる共振器面がへき開によって形成された面であるときはバーを90度倒して、共振器面がエッチングによって形成された面であるときは90度倒さないで、回り込みを利用して膜を形成とよい。

【0026】実施の形態2、本実施の形態2は、基板に、ELOG成長層に形成された窒化物半導体層を有する異種基板を用いた窒化ガリウム系発光素子に関するものである。図3と図4は、本実施の形態2に係る窒化ガリウム系発光素子の構造を示す模式図である。図3は斜視図、図4は図3のIV-IV'線における断面構造を示す断面図である。図3に示すように、この発光素子は、光出射側鏡面には第1の低反射膜81と第2の低反射膜82とからなる多層低反射膜80を、光反射側鏡面には保護膜90と、低屈折率層と高屈折率層との積層膜92が複数構成された高反射膜91とを有している。

【0027】さらに、図4に示すように、この発光素子1は、サファイア基板31を有し、基板31上には、 GaN からなるバッファ層32が形成されている。このバッファ層32の上には、下地層となるアンドープ GaN 層33、34が形成されている。アンドープ GaN 層33の上には、 n 型 GaN からなる n 型コントラクト層35が形成され、その上には n 型 $InGaN$ からなるクラック防止層36が形成されている。クラック防止層36の上には、 n 型 GaN からなる n 型クラッド層37、その上にはアンドープの GaN からなる n 型ガイド層38、その上には多重量子井戸構造の n 型 $InGaN$ / n 型 GaN からなる活性層39が形成されている。活性層39の上には、 p 型 $AlGaN$ からなる p 型キャップ層40が形成され、その上には、アンドープの GaN からなる p 型ガイド層41が形成され、その上には p 型 $AlGaN$ からなる p 型クラッド層42が形成され、 p

型クラッド層42の上には、p型GaNからなるp型コンタクト層43が形成されている。p型コンタクト層43上に第1の絶縁膜60の開口部を介してp側電極50が、さらに第2の絶縁膜61の開口部を介してバッド電極70が形成されている。

【0028】ELOG成長法に形成された窒化物半導体層を有する異種基板は、例えば、特開平11-191659号公報に記載された方法を用いて作製することができる。すなわち、C面を正面とし、オリエンテーションフラット（オリフラ）面をA面とするサファイア基板上に、GaNよりもなるバッファ層を成長させる。バッファ層成長後、アンドープのGaNよりもなる第1の窒化物半導体層を成長させる。次に、ストライプ状のフォトマスクを形成し、スパッタ装置によりバーナーニングされたSiO₂膜を形成し、続いて、RIE装置によりSiO₂膜の形成されていない部分の第1の窒化物半導体層をサファイア基板が露出するまでエッチングして凹凸を形成することにより、凹部側面に第1の窒化物半導体層を露出させる。次に、凸部の上部のSiO₂を除去する。次に、SiをドープしたGaNよりもなる第2の窒化物半導体層を成長させることにより作製することができる。

【0029】窒化物半導体を成長させる基板としては、サファイア（正面がC面、R面、A面）の他、SiC、ZnO、スピネル（MgAl_{1-x}O_x）、GaAs、SiC（6H、4H、3Cを含む）等、窒化物半導体を成長させるために從来知られている、窒化物半導体と異なる材料よりもなる異種基板を用いることができる。

【0030】本実施の形態2では、実施の形態1と同様の方法により、光出射側鏡面に低反射膜、そして、光反射側面に保護膜を形成することができ、実施の形態1と同様の効果を得ることができる。

【0031】なお、実施の形態1と2においては、基板に、それぞれ、窒化物半導体基板とELOG成長法により形成された窒化物半導体層を有するサファイア等の異種基板を用いた例を示したが、ELOG成長法により形成された窒化物半導体層を有しない異種基板を用いた場合においても、実施の形態1及び2と同様な効果が得られるることは言うまでもない。

【0032】実施の形態2における光出射側、光反射側鏡面への低反射膜、高反射膜の形成方法としては、実施の形態1と同様の方法でも形成することは可能であるが、異種基板がへき開しにくく、バー状に形成するのが困難であるので、実施の形態1の方法の他に次のように形成することもできる。

【0033】p型コンタクト層を成長し、低抵抗化した後、n型コンタクト層の表面をエッチングにより露出させるが、その際に光出射側、光反射側の共振器面もエッチングにより形成する。すなわちそのエッチングにより光出射側鏡面および光反射側鏡面を得る。次にエッチングにより得られた光出射側鏡面および光反射側鏡面に回

り込みを利用して気相成長装置により低反射膜、高反射膜を形成する。

【0034】また、さらに好ましい形成方法として、n型表面をエッチングにより露出、同時に光出射側鏡面および光反射側鏡面を得た後、素子をチップ化しやすいように素子の周りの窒化物半導体層をサファイアが露出するまでさらにエッチングして溝を形成する。このとき少なくとも光出射側、さらには光反射側は出射するレーザ光が良好なファーフィールドパターンとなるように、出射光を遮らない位置でエッチングする。次に光出射側鏡面および光反射側鏡面に回り込みを利用して気相成長装置により低反射膜、高反射膜を形成する。このように形成することで、マスクを利用してエッチングを形成する際の、マスクによる低反射膜、高反射膜の膜厚の不均一性が回避できると共に、サファイアまでエッチングした位置で容易にチップ化ができるので、好ましい。

【0035】

【実施例】実施例1には、基板にELOG成長させた窒化物半導体層を有するサファイア基板を、実施例2、3では、基板に窒化物半導体基板を用いた。

【0036】実施例1、図4を用いて実施例1を説明する。（0001）C面を正面とするサファイア基板サファイアからなる基板31をMOVPE反応容器内にセットし、温度を500°Cにして、トリメチルガリウム(TMG)、アンモニア(NH₃)を用い、GaNよりもなるバッファ層32を200Åの膜厚で成長させた。

【0037】次に、バッファ層成長後、TMGのみ止め、温度を1050°Cまで上昇させた。1050°Cになったら、原料ガスにTMG、アンモニアを用い、アンドープGaN層33を2μmの膜厚で成長させた。その後、ストライプ状のフォトマスクを形成し、スパッタ装置によりストライプ幅（凸部の上部になる部分）5μm、ストライプ間隔（凹部の底部となる部分）10μmにバーナーニングされたSiO₂膜を形成し、続いて、RIE装置によりSiO₂膜の形成されていない部分のアンドープGaN層33を基板31が露出するまでエッチングして凹凸を形成することにより、凹部側面にアンドープGaN層33を露出させた後、凸部上部のSiO₂を除去した。

次に、反応容器内にセットし、常圧で、原料ガスにTMG、アンモニアを用い、アンドープGaN層34を2μmの膜厚で成長させた。アンドープGaN層34とアンドープGaN層33とからなる下地層は、素子構造を形成する各層の成長において基板として作用する。

【0038】次に、温度1050°Cで、原料にガスにTMG、アンモニアを用い、不純物ガスにシランガス(SiH₄)を用い、Siを3×10¹⁴/cm²ドープしたGaNからなるn型コンタクト層35を4μmの膜厚で成長させた。

【0039】次に、温度を800°Cにして、原料ガスに

TMG、TMI（トリメチルインジウム）及びアンモニアを用い、不純物ガスにシランガスを用い、Siを5×10¹⁸ / cm³ドープしたIn_{0.5}Ga_{0.5}Nよりなるクラック防止層36を膜厚0.15μmで成長させた。

【0040】次に、温度を1050°Cにして、原料ガスにTMA（トリメチルアルミニウム）、TMG及びアンモニアを用い、アンドープのAl_{0.1}Ga_{0.9}Nを2.5Åの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてシランガスを用い、Siを1×10¹⁹ / cm³ドープしたGaNを2.5Åの膜厚で成長させた。この操作を交互に繰り返して、総膜厚1.2μmの超格子構造よりなるn型クラック層37を成長させた。

【0041】次に、温度1050°Cで、原料ガスにTMG、アンモニアを用い、アンドープのGaNよりなるn型ガイド層38を0.2μmの膜厚で成長させた。

【0042】次に、温度を800°Cにし、原料ガスにTMG、TMI及びアンモニアを用い、不純物ガスにシランガスを用い、Siを5×10¹⁸ / cm³ドープしたIn_{0.5}Ga_{0.5}Nよりなる障壁層（B層）を100Åの膜厚で成長させた。続いて、シランガスを止め、アンドープのIn_{0.5}Ga_{0.5}Nよりなる井戸層（W層）を40Åの膜厚で成長させる。障壁層と井戸層とを、B層-W層-B層-W層-B層の順に積層し、総膜厚380Åの多重量子井戸構造の活性層39を成長させた。

【0043】次に、温度800°Cで、原料ガスにTMG、TMG及びアンモニアを用い、不純物ガスとしてC₂Mg（シクロロベンタジエニルマグネシウム）を用い、Mgを1×10²⁰ / cm³ドープしたAl_{0.1}Ga_{0.9}Nよりなるp型キャップ層40を300Åの膜厚で成長させた。

【0044】次に、温度を1050°Cにして、原料ガスにTMG、アンモニアを用い、アンドープのGaNよりなるp型ガイド層41を0.1μmの膜厚で成長させた。このp型ガイド層は、アンドープとして成長させたが、p型キャップ層40からのMgの拡散により、Mg濃度が1×10¹⁸ / cm³となりp型を示す。

【0045】次に、温度1050°Cで、原料ガスにTMG、TMI及びアンモニアを用い、アンドープのAl_{0.1}Ga_{0.9}Nを2.5Åの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてC₂Mgを用い、Mgを1×10²⁰ / cm³ドープしたGaNを2.5Åの膜厚で成長させた。この操作を交互に繰り返して、総膜厚0.6μmの超格子構造よりなるp型クラック層42を成長させた。

【0046】次に、温度1050°Cで、原料ガスにTMG、アンモニアを用い、不純物ガスとしてC₂Mgを用い、Mgを1×10²⁰ / cm³ドープしたGaNによ

りなるp型コンタクト層43を25Åの膜厚で成長させた。

【0047】反応終了後、反応容器内において、ウエハを窒素雰囲気中、700°Cでアニーリングを行い、p型層をさらに低抵抗化した。

【0048】以上のようにして窒化物半導体を成長させたウエハを反応容器から取り出し、n型コンタクト層35を露出させるためにp型コンタクト層43の一部にSiO₂マスクを形成し、RIE（反応性イオンエッチング）にてエッチングを行い、n型コンタクト層35の表面を露出させた。

【0049】さらに、最上層のp型コンタクト層43の表面と、露出したn型コンタクト層35の全面に、所定の形状のマスクを介して、p型窒化物半導体層に、幅1.5μmのストライプからなるSiO₂マスクを形成した。SiO₂マスク形成後、RIEを用い、p型クラック層42とp型ガイド層41との界面付近までエッチングを行い、幅1.5μmのストライプ状の導波路（リッジ）を形成した。

【0050】リッジ形成後、SiO₂マスクを付けたまま、p型窒化物半導体層の表面にZrO_xよりなる第1の絶縁膜60を形成した。この第1の絶縁膜60は、またn側電極51形成面をマスクして第1の絶縁膜60を窒化物半導体層の全面に形成してもよい。第1の絶縁膜形成後、バッファードフッ酸に浸漬して、p型コンタクト層43上に形成したSiO₂マスクを溶解除去し、リフトオフ法によりSiO₂とともに、p型コンタクト層43（さらにはn型コンタクト層35上）にあるZrO_xを除去した。このZrO_xは、本発明の光出射側鏡面の低反射膜及び光反射側鏡面の保護膜として、1つの工程で形成することも可能である。

【0051】次に、p型コンタクト層43上のリッジ最表面と、第1の絶縁膜60に接してnAl_xよりなるp側電極50をストライプ状に形成した。一方、n型コンタクト層35上の表面（及び第1の絶縁膜60に接して）にTi/AIよりなるn側電極51をストライプ状に形成した。これらを形成後、それを酸素：窒素が80:20の割合で、600°Cでアニーリングしてp側電極50とn側電極51を合金化して、良好なオーム接続を得た。

【0052】次に、SiO₂からなる第2の絶縁膜61を全面に形成し、p側電極50とn側電極の一部を除いた全面にレジストを塗布し、ドライエッチングすることで、p側電極50とn側電極51の一部を露出させた。このSiO₂は、本発明の光出射側鏡面の低反射膜及び光反射側鏡面の高反射膜の一部として、1つの工程で形成することも可能である。

【0053】第2の絶縁膜61形成後、バッファード電極70としてp側はp型窒化物半導体層上の第2の絶縁膜61及びp側電極50を覆うように、またn側は第2の絶縁

膜61の一部とn側電極51を覆うように1つの工程でN_iからなる密着層を1000Åの膜厚で形成した。さらに、密着層の上にTiからなるバリア層を1000Åの膜厚で、続けてAuを8000Åの膜厚で形成した。【0054】p側電極とn側電極とを形成したウエハのサファイア基板を研磨して70μmとした後、ストライブ状の電極に垂直な方向で、基板側からバー状にヘキ開し、ヘキ開面(11-00面、六角柱状の結晶の側面に相当する面=M面)に共振器を作製した。この共振器はエッティングによって形成されたものでもよい。

【0055】次に、共振器の光反射側鏡面に、スパッタ装置を用い、ZrO₂からなる第1の低反射膜とSiO₂からなる第2の低反射膜を形成した。ここで、第1の低反射膜と第2の低反射膜の膜厚は、それぞれ470Åと690Åである。一方、光反射側鏡面には、スパッタ装置を用い、ZrO₂からなる保護膜を形成し、次いで、SiO₂とZrO₂とを交互に3ペア積層して高反射膜を形成した。ここで、保護膜と、高反射膜を構成するSiO₂膜とZrO₂膜の膜厚は、それぞれ470Åと690Åと470Åである。そして、最後にp側電極に平行な方向で、バーを切断してレーザ素子とした。

【0056】得られたレーザ素子をヒートシンクに設置し、それぞれの電極をワイヤーボンディングして、室温でレーザ発振を試みた。その結果、室温においてしきい値2.2kA/cm²、しきい値電圧4.2Vで、発振波長4000nmの連続発振が確認され、寿命は比較例の従来の素子と比べて1.8倍に向上了した。また、しきい値は従来と比べて若干高くなつたが、電流-出力特性の傾きを示すスロープ効率は従来と比べて30%の向上がみられた。これらの結果から、この発光素子は高出力レーザ素子に有用である。

【0057】実施例2、図2を用いて、実施例2を説明する。実施例1において、下地層を形成したサファイア基板から、サファイア基板とバッファ層を研磨、除去してアンドープGaN層のみとし、これを基板1-1とした。但し、アンドープGaN層3.4を成長させる際の膜厚は80μmとした。

【0058】次に、温度1050°Cで、原料ガスにTMG、アンモニアを用い、不純物ガスにシランガスを用い、Siを3×10¹⁸/cm³ドープしたGaNからなるn型コンタクト層12を3μmの膜厚で成長させた。

【0059】次に、温度を800°Cにして、原料ガスにTMG、TM_i(トリメチルインジウム)及びアンモニアを用い、不純物ガスにシランガスを用い、Siを5×10¹⁸/cm³ドープしたIn_{0.14}Ga_{0.86}Nによりなるクラック防止層13を膜厚0.1μmで成長させた。

【0060】次に、反応容器内を水素雰囲気とし、温度を1050°Cにして、原料ガスにTMA、TMG及びア

ンモニアを用い、アンドープのAl_{0.14}Ga_{0.86}Nを25Åの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてシランガスを用い、Siを1×10¹⁸/cm³ドープしたGaNを25Åの膜厚で成長させた。この操作を交互に240回繰り返して、総膜厚1.2μmの超格子構造よりなるn型クラック層14を成長させた。

【0061】次に、温度1050°Cで、原料ガスにTMG、アンモニアを用い、アンドープのGaNよりなるn型ガイド層15を0.1μmの膜厚で成長させた。

【0062】次に、温度を800°Cにして、原料ガスにTMG、TM_i及びアンモニアを用い、不純物ガスにシランガスを用い、Siを5×10¹⁸/cm³ドープしたIn_{0.14}Ga_{0.86}Nによりなる障壁層を50Åの膜厚で成長させた。続いて、SiドープのIn_{0.14}Ga_{0.86}Nよりなる井戸層を20Åの膜厚で成長させた。この操作を4回繰り返し、最後に障壁層を積層した総膜厚330Åの多重子井戸構造の活性層16を成長させた。

【0063】次に、温度800°Cで、原料ガスにTMG、TMG及びアンモニアを用い、不純物ガスとしてC₂Mg(シクロヘキサジエニルマグネシウム)を用い、Mgを1×10¹⁸/cm³ドープしたAl_{0.14}Ga_{0.86}Nよりなるp型キャップ層17を200Åの膜厚で成長させた。

【0064】次に、温度を1050°Cにして、原料ガスにTMG、アンモニアを用い、アンドープのGaNよりなるp型ガイド層18を0.1μmの膜厚で成長させた。このp型ガイド層は、アンドープとして成長させたが、p型キャップ層17からのMgの拡散により、Mg濃度が1×10¹⁸/cm³となりp型を示す。

【0065】次に、温度1050°Cで、原料ガスにTMG、TM_i及びアンモニアを用い、アンドープのAl_{0.14}Ga_{0.86}Nを25Åの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてC₂Mgを用い、Mgを1×10¹⁸/cm³ドープしたGaNを25Åの膜厚で成長させた。この操作を交互に繰り返して、総膜厚0.6μmの超格子構造よりなるp型クラック層19を成長させた。

【0066】次に、温度1050°Cで、原料ガスにTMG、アンモニアを用い、不純物ガスとしてC₂Mgを用い、Mgを1×10¹⁸/cm³ドープしたGaNによりなるp型コンタクト層20を0.05μmの膜厚で成長させた。

【0067】反応終了後、反応容器内において、ウエハを窒素雰囲気中、700°Cでアニーリングを行い、p型層をさらに低抵抗化した。

【0068】以上のようにして窒化物半導体を成長させたウエハを反応容器から取り出し、n型コンタクト層1-2を露出させるためにp型コンタクト層20の一部にS

SiO_2 マスクを形成し、RIEにてエッティングを行い、n型コンタクト層12の表面を露出させた。

【0069】さらに、最上層のp型コンタクト層20の表面と、露出したn型コンタクト層12の全面に、所定の形状のマスクを介して、p型窒化物半導体層に、幅1.5 μm のストライプからなる SiO_2 マスクを形成した。 SiO_2 マスク形成後、RIEを用い、p型クラッド層19とp型ガイド層18との界面付近までエッティングを行い、幅1.5 μm のストライプ状の導波路(リッジ)を形成した。

【0070】次に、p型コンタクト層20上のリッジ最表面に Ni/Au よりもなるp側電極23をストライプ状に形成した。一方、n型コンタクト層35上の表面に Ti/Al よりもなるn側電極22をストライプ状に形成した。これらを形成後、それぞれを酸素:窒素=80:20の割合で、600°Cでアニーリングしてp側電極23とn側電極22を合金化して、良好なオーミック特性を得た。

【0071】次に、 SiO_2 からなる絶縁膜21を全面に形成し、p側電極23の一部とn側電極22を除去した全面にレジストを塗布し、ドライエッティングすることで、p側電極23の一部とn側電極22を露出させた。この SiO_2 は、本発明の光反射側鏡面の低反射膜及び光反射側鏡面の高反射膜の一部として、1つの工程で形成することも可能である。

【0072】p側電極とn側電極とを形成したウェハのサファイア基板を研磨して70 μm とした後、ストライプ状の電極に垂直な方向で、基板側からバー状にヘキ開し、ヘキ開面(11-00面、六角柱状の結晶の側面に相当する面=M面)に共振器を作製した。この共振器はエッティングによって形成されたものでもよい。

【0073】次に、共振器の光反射側鏡面に、スパッタ装置を用い、 ZrO_2 からなる第1の低反射膜と SiO_2 からなる第2の低反射膜を形成した。ここで、第1の低反射膜と第2の低反射膜の膜厚は、それぞれ、470 Å と690 Å である。一方、光反射側鏡面には、スパッタ装置を用い、 ZrO_2 からなる保護膜を形成し、次いで、 SiO_2 と ZrO_2 を交互に3層積層して高反射膜を形成した。ここで、保護膜と、高反射膜を構成する SiO_2 膜と ZrO_2 膜の膜厚は、それぞれ、470 Å と690 Å と470 Å である。そして、最後にp側電極に平行な方向で、バーを切断してレーザ素子とした。

【0074】得られたレーザ素子をヒートシングに設置し、それぞれの電極をワイヤーボンディングして、室温でレーザ発振を試みた。その結果、室温においてしきい値2.2 kA/cm^2 、しきい値電圧4.2 V で、発振波長400 nm の連続発振が確認され、寿命は比較例の従来の素子と比べて2.0倍に向上了した。また、しきい値は従来と比べて若干高くなつたが、スローパ効率は従来と比べて30%の向上がみられた。これらの結果か

ら、この発光素子は高出力レーザ素子に有用である。

【0075】実施例3、図1に示すように、基板としてC面を正面、オリフラ面をA面とするサファイア基板を用い、MOCVD装置にセットし、温度1050°Cで10分間のサーマルクリーニングを行い水分や表面の付着物を除去した。次に温度510°Cにして、キャリアガスに水素、原料ガスにアンモニアとトリメチルガリウムを用い、 GaN よりもなるバッファ層を200 nm で成長した。その後、アンドープからなる GaN 層を1050°Cで膜厚20 μm で形成した。

10

【0076】次にハイドライド気相エビタキシャル成長(HVPE)装置にセットし、 Ga メタルを石英ポートに用意し、ハログンガスに HCl ガスを用いることにより GaCl_3 を生成し、次に N_2 ガス流としてのアンモニアガスと反応させ、アンドープ GaN よりもなる第2の GaN 層を200 μm の膜厚で成長させた。

【0077】次に Si ドープからなるn型窒化物半導体層35から最上層のp型コンタクト層43を形成するまでは実施例1と同様にする。

【0078】p型コンタクト層43までを形成し、低抵抗化した後、n型コンタクト層の表面が露出され、同時に光出射側、光反射側の共振器面が形成されるようにエッティングする。

【0079】さらに最上層のp型コンタクト層43の表面と、露出したn型コンタクト層35の全面に、所定の形状のマスクを介して、p型窒化物半導体層に、幅1.5 μm のストライプからなる SiO_2 マスクを形成した。 SiO_2 マスク形成後、RIEを用い、p型クラッド層42とp型ガイド層41との界面付近までエッティングを行い、幅1.5 μm のストライプ状の導波路(リッジ)を形成した。

【0080】リッジ形成後、 SiO_2 マスクを付けたまま、さらに SiO_2 マスクを光出射面にも形成する、さらにp型窒化物半導体層の表面に ZrO_2 よりなる第1の絶縁膜60を形成した。この第1の絶縁膜60は、まずn側電極51形成面をマスクして第1の絶縁膜60を窒化物半導体層の全面に形成してもよい。第1の絶縁膜形成後、バッファードフッ酸に浸漬して、p型コンタクト層43上に形成した SiO_2 マスクを溶解除去し、リフトオフ法により SiO_2 とともに、p型コンタクト層43(さらにはn型コンタクト層35上)にある ZrO_2 を除去した。この ZrO_2 は、光反射側鏡面の保護膜としても形成している。

【0081】次にp型コンタクト層43上のリッジ最表面と第1の絶縁膜60に接して Ni/Au よりもなるp側電極50をストライプ状に形成した。

【0082】一方n型コンタクト層35上の表面(および第1の絶縁膜60の表面)に Ti/Al よりもなるn側電極51をストライプ状に形成した。

50 【0083】これらを形成後、それぞれ酸素:窒素=8

0:20の割合で、600°Cでアニーリングしてp側電極50とn側電極51を合金化して、良好なオーミック特性を得た。

【0084】次にリッジ最表面および光出射端面にレジストを塗布し、第2の絶縁膜61としてSiO₂とZrO₂との多層膜をそれぞれの膜厚6890Åと470Åで3ペア形成する。このとき、光反射面はあらかじめ形成されたZrO₂に統いて、SiO₂とZrO₂の多層膜が形成される。

【0085】統いて、レジストを除去し、パッド電極70としてp型窒化物半導体層上の第2の絶縁膜61およびp側電極50を覆うように、またn側は第2の絶縁膜61の一部とn側電極51を覆うように1つの工程でNiからなる密着層を100Å、Tiからなるバリア層を1000Å、Auを8000Åの膜厚で形成した。

【0086】次に、素子をチップ化しやすいように、また光出射側から出射するレーザ光が良好なファーフィールドパターンとなるように出射光を遮らないような位置でエッチングする。この方法としては、まず非エッチング部をマスクしてはレジストを塗布する(第1のレジスト)。さらに統いて、第1のレジスト上にSiO₂、さらに第2のレジストを形成する。統いてRIEにより、SiO₂をエッチングしさらに統いてエッチング部のGaNをサファイアが露出するまでRIEによりエッチングする。最後に第1のレジストを除去(第1のレジストからリフトオフ)することにより、形成される。

【0087】次に出射面側のレーザ出射面を除く全面にレジストを塗布し、スパッタ装置を用い、ZrO₂からなる第1の低反射膜とSiO₂からなる第2の低反射膜をそれぞれ470Åと690Åの膜厚で形成し、レジストを除去した。

【0088】そして、最後にサファイア露出面に沿って、裏面からスクライピング等により切断し、レーザ素子とした。得られたレーザ素子の特性は実施例1とほぼ同等であった。

【0089】実施例4

図1に示すように、基板としてC面を正面、オリフラ面をA面とするサファイア基板を用い、MOCVD装置にセットし、温度1050°Cで10分間のサーマルクリーニングを行い水分や表面の付着物を除去した。

【0090】次に温度510°Cにして、キャリアガスに水素、原料ガスにアンモニアとトリメチルガリウムを用い、GaNよりなるバッファ層を200オングストロームの膜厚で成長させた。その後、アンドープからなるGaN層を1050°Cで膜厚20μmで形成した。

【0091】次にハイドライド気相エピタキシャル成長(HVPE)装置にセットし、GaNを石英ボートに用意し、ハロゲンガスにHClガスを用いることによりGaN_{Cl}を生成し、次にNガス源としてのアンモニ

アガスと反応させ、さらに不純物ドーピングガスとしてジクロロシラン(SiH₂Cl₂)ガスを用い、SiドープGaNよりなる第2のGaN層を200μmの膜厚で成長させた。

【0092】次に、得られたウエハーを裏面のサファイアを研磨により除去し、SiドープGaNからなる単体基板を得た。次にSiドープからなるn型窒化物半導体層35から最上層のp型コンタクト層43を形成するまでは実施例1と同様にする。p型コンタクト層43までを形成し、低抵抗化した後、n型コンタクト層の表面をストライブ状に露出した。

【0093】さらに最上層のp型コンタクト層43の表面と、露出したn型コンタクト層35の全面に、所定の形状のマスクを介して、p型窒化物半導体層に、幅1.5μmのストライブからなるSiO₂マスクを形成した。SiO₂マスク形成後、RIEを用い、p型クラッド層42とp型ガイド層41との界面付近までエッチングを行い、幅1.5μmのストライブ状の導波路(リッジ)を形成した。

【0094】リッジ形成後、p型窒化物半導体層の表面にZrO₂よりなる第1の絶縁膜60を形成した。この第1の絶縁膜60は、まずn側電極51形成面をマスクして第1の絶縁膜60を窒化物半導体層の全面に形成してもよい。第1の絶縁膜形成後、バッファドフックに浸漬して、p型コンタクト層43上に形成したSiO₂マスクを溶解除去し、リフトオフ法によりSiO₂とともに、p型コンタクト層43(さらにはn型コンタクト層35上)にあるZrO₂を除去した。このZrO₂は、光反射側鏡面の保護膜としても形成している。

【0095】次にp型コンタクト層43上のリッジ最表面と第1の絶縁膜60に接してNi/Auよりなるp側電極50をストライブ状に形成した。

【0096】一方n型コンタクト層35上の表面(および第1の絶縁膜60の表面)にTi/AIよりなるn側電極51をストライブ状に形成した。

【0097】これらを形成後、それぞれ酸素:窒素が80:20の割合で、600°Cでアニーリングしてp側電極50とn側電極51を合金化して、良好なオーミック特性を得た。次にリッジ最表面にレジストを塗布し、第2の絶縁膜61としてSiO₂を形成した。

【0098】統いて、レジストを除去し、パッド電極70としてp型窒化物半導体層上の第2の絶縁膜61およびp側電極50を覆うように、またn側は第2の絶縁膜61の一部とn側電極51を覆うように1つの工程でNiからなる密着層を100Å、Tiからなるバリア層を1000Å、Auを8000Åの膜厚で形成した。

【0099】次にウエハーをSiドープGaN基板側からストライブ状の電極に平行な方向でヘキ開し、ヘキ開面50へ半開面(11-00面、六角柱状の結晶の側面に相当

する面=M面)に共振器を作製した。

【0100】次に、共振器の光出射側鏡面に、スパッタ装置を用い、 ZrO_2 からなる第1の低反射膜と SiO_2 からなる第2の低反射膜を形成した。このとき光出射側鏡面はスパッタ装置のターゲットに対向するように設置する。ここで、第1の低反射膜と第2の低反射膜の膜厚は、それぞれ、470Åと690Åである。

【0101】一方、光出射側鏡面を下にして、光出射側鏡面にスパッタ装置のターゲットに対向するように設置し、光反射側鏡面に ZrO_2 からなる保護膜を形成し、次いで、 SiO_2 と ZrO_2 とを交互に3ペア構成して高反射膜を形成した。ここで、保護膜と、高反射膜を構成する SiO_2 膜と ZrO_2 膜の膜厚は、それぞれ、470Åと690Åと470Åである。そして、最後にp側電極に平行な方向で、バーを切断してレーザ素子とした。

【0102】得られたレーザ素子をヒートシンクに設置し、それぞれの電極をワイヤーボンディングして、室温でレーザ発振を試みた。その結果、室温においてしきい値2.2kA/cm²、しきい電圧4.2Vで、発振波長4.00nmの連続発振が確認され、寿命は比較例の従来の素子と比べて1.8倍に向上了した。また、しきい値は従来と比べて若干高くなつたが、電流-出力特性の傾きを示すスロープ係数は従来と比べて30%の向上がみられた。これらの結果から、この発光素子は高出力レーザ素子に有用である。

【0103】実施例5

図1に示すように、基板としてC面を正面、オリフラ面をA面とするサファイア基板を用い、MOCVD装置にセットし、温度1050°Cで10分間のサーマルクリーニングを行い水分や表面の付着物を除去した。

【0104】次に温度5-10°Cにして、キャリアガスに水素、原料ガスビランモニアとトリメチルガリウムを用い、 GaN によるバッファ層を200オングストロームの膜厚で成長させた。その後、アンドープからなる GaN 層を1050°Cで膜厚20μmで形成した。

【0105】次にハイドライド気相エピタキシャル成長(HVPE)装置にセットし、 Ga メタルを石英ボートに用意し、ハロゲンガスに HCl ガスを用いることにより $GaCl_3$ を生成し、次に N ガス源としてのアンモニアガスと反応させ、さらに厚膜のアンドープからなる GaN 層を200μmの膜厚で成長させた。

【0106】次に、 Si ドープからなるn型窒化物半導体層35から最上層のp型コンタクト層43を形成するまでは実施例1と同様にした。

【0107】p型コンタクト層43までを形成し、低抵抗化した後、n型コンタクト層の表面をエッティングによりストライプ状に露出した。このエッティングにより、共振器の端面も同時に形成した。

【0108】さらに最上層のp型コンタクト層43の表

面と、露出したn型コンタクト層35の全面に、所定の形状のマスクを介して、p型窒化物半導体層に、幅1.5μmのストライプからなる SiO_2 マスクを形成した。 SiO_2 マスク形成後、RIEを用い、p型クラッド層42とp型ガイド層41との界面付近までエッティングを行い、幅1.5μmのストライプ状の導波路(リッジ)を形成した。

【0109】リッジ形成後、p型窒化物半導体層の表面に ZrO_2 を470Å、さらに SiO_2 を690Åと ZrO_2 を470Åの組み合わせを3ペアを順に積層し、第1の絶縁膜60とした。この第1の絶縁膜60は、まず光出射側鏡面をマスクして第1の絶縁膜60を窒化物半導体層の全面に形成しても良く、その場合第1の絶縁膜形成後、バッファードフッ酸に浸漬して、p型コンタクト層43上に形成した SiO_2 マスクを溶解除去し、リフトオフ法により SiO_2 とともに、p型コンタクト層43、光出射側鏡面、さらにはn型コンタクト層35上にある ZrO_2 を除去した。

【0110】次に第1のレジストを素子のチップサイズに合わせてバーニングし、さらにウェハー全面に SiO_2 からなるマスクを形成し、さらにその上に第2のレジストを第1のレジストと同じ形状でバーニングした。このとき第1のレジストは出射鏡面側が出射鏡面より少し外側、ギリギリまでバーニングされている。そして、まず SiO_2 をRIEによりエッチングし、 SiO_2 露出面の SiO_2 を除去し、次に第1のレジストが塗布されてない、窒化物半導体層露出面をRIEにより基板のサファイアが露出するまでエッティングする。このエッティングにより出射鏡面側は出射鏡面より少し外側、ギリギリの窒化物半導体層がエッティングにより除去されているので、レーザ光を発振させた場合、出射光が窒化物半導体層にあたることなく、良好なファーフィールドパターンを形成することができる。最後に第1のレジストから除去することで、 SiO_2 、第2のレジストのマスクも一度に除去できる。

【0111】次に、光出射側鏡面において、少なくともリッジ部、光出射部のみが露出するようにレジストによりバーニングし、その上にスパッタ装置を用い、 ZrO_2 と SiO_2 をそれぞれ光出射方向に対して、470Åと690Åの膜厚で形成した。最後にレジスト膜を除去することで、光出射端面に ZrO_2 と SiO_2 が、光反射端面に ZrO_2 と SiO_2 と ZrO_2 の多層が3ペアとが形成された。

【0112】最後にチップサイズに合わせてバーニングし、サファイアまで露出された部位において切断し、レーザ素子とした。得られたレーザ素子の特性は実施例1とはほぼ同等であった。

【0113】実施例6、光出射側鏡面に低反射膜を形成しなかった以外は、実施例2と同様の方法により、レーザ素子を作製し、室温でレーザ発振を試みた。その結

果、室温においてしきい値2、 $2\text{ kA}/\text{cm}^2$ 、しきい値電圧4、 2 V で、発振波長400nmの連続発振が確認され、寿命は比較例の従来の素子と比べて2、0倍に向上した。これらの結果から、この発光素子は高出力レーザ素子に有用である。

【0114】比較例、光出射側鏡面に低反射膜に形成せず、かつ、光反射側鏡面に保護膜を形成しなかった以外は、実施例2と同様の方法によりレーザ素子を作製し、室温でレーザ発振を試みた。その結果、室温においてしきい値2、 $0\text{ kA}/\text{cm}^2$ 、しきい値電圧4、 0 V で、発振波長400nmの連続発振が確認され、室温で推定寿命が10000時間以上を示した。

【0115】

【発明の効果】以上述べたように、本発明の窒化ガリウム系発光素子は、光出射側鏡面に、窒化ガリウムより低い屈折率を有する2層以上の低反射膜を、光出射側鏡面から屈折率が順に低くなるように積層し、光出射側鏡面の直上の第1の低反射膜を、 ZrO_2 、 MgO 、 Al_2O_3 、 Si_3N_4 、 AlN 、及び MgF_2 から選ばれたいすれか1種から成り、光反射側鏡面には、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 及び MgF_2 から選ばれたいすれか1種からなる保護膜が形成され、かつ、保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜が形成されてなるようにしたので、特に、高出力作動時における、スロープ効率と寿命を向上させることができる。

【0116】また、本発明の窒化ガリウム系発光素子は、第1の低反射膜を、 ZrO_2 、 Si_3N_4 、及び AlN から選ばれたいすれか1種の材料で形成し、さらに、第1の低反射膜の上に、 SiO_2 、 Al_2O_3 、 MgO 、及び MgF_2 から選ばれたいすれか1種からなる第2の低反射膜を形成するようにしたので、発光素子の信頼性をより高めることができます。

【0117】また、本発明の窒化ガリウム系発光素子は、光出射側鏡面に、 MgO 、 Al_2O_3 、及び MgF_2 から選ばれたいすれか1種からなる1層の低反射膜を形成するようにしたので、スロープ効率の高いレーザ素子が得られる。

【0118】また、本発明の窒化ガリウム系発光素子は、光反射側鏡面に、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 、及び MgF_2 から選ばれたいすれか1種からなる保護膜を形成し、かつ、保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜を形成するようにしたので、端面破壊を抑制して高出力作動時における寿命を向上させることができます。

【0119】また、本発明の窒化ガリウム系発光素子は、光出射側鏡面には、窒化ガリウムより低い屈折率を有する2層以上の低反射膜が、光出射側鏡面から屈折率が順に低くなるように積層され、光出射側鏡面の直上の第1の低反射膜が、 ZrO_2 、 MgO 、 Al_2O_3 、 Si_3N_4 、 AlN 及び MgF_2 から選ばれたいすれか1種から成り、光反射側鏡面には、 ZrO_2 、 MgO 、 Si_3N_4 、 AlN 及び MgF_2 から選ばれたいすれか1種からなる保護膜が形成され、かつ、保護膜の上に低屈折率層と高屈折率層とを交互に積層してなる高反射膜が形成されてなるようにしたので、特に、高出力作動時における、スロープ効率と寿命を向上させることができる。

【0120】また、本発明の窒化ガリウム系発光素子は、高反射層の、低屈折率層と高屈折率層を、それぞれ、 SiO_2 と ZrO_2 で形成したので、高反射層の反射率を高めて出力をより向上させることができる。

【図面の簡単な説明】

【図1】 本発明の実施の形態1に係る窒化ガリウム系発光素子の構造を示す模式斜視図である。

【図2】 本発明の実施の形態1に係る窒化ガリウム系発光素子の構造を示す模式断面図である。

【図3】 本発明の実施の形態2に係る窒化ガリウム系発光素子の構造を示す斜視図である。

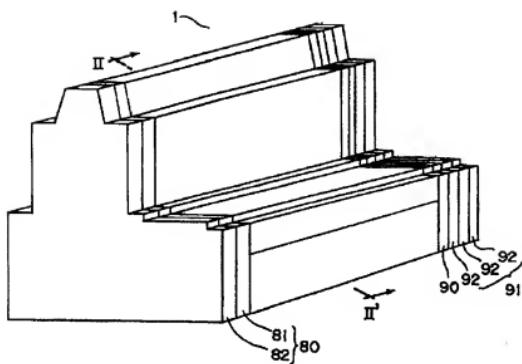
【図4】 本発明の実施の形態2に係る窒化ガリウム系発光素子の構造を示す模式断面図である。

【図5】 従来の窒化ガリウム系発光素子の構造を示す斜視図である。

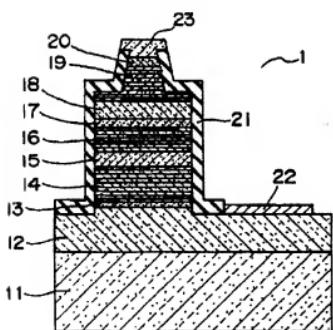
【符号の説明】

30 1, 2 窒化ガリウム系発光素子、1 1 GaN 基板、
1, 2, 3, 5 n 型コンタクト層、1, 3, 36 クラック防止層、1, 4, 3, 7 n 型クラッド層、1, 5, 3, 8 n 型ガイド層、1, 6, 3, 9 活性層、1, 7, 4, 0 p 型キャップ層、1, 8, 4, 1 p 型ガイド層、1, 9, 4, 2 p 型クラッド層、2, 0, 4, 3 p 型コンタクト層、2, 1 絶縁膜、2, 2, 5, 1 n 側電極、2, 3, 5, 0 p 側電極、3, 1 サファイア基板、3, 2 バッファ層、3, 3, 34 アンドープ GaN 層、6, 0 第1の絶縁膜、6, 1 第2の絶縁膜、7, 0 バッド電極、8, 0 多層低反射膜、8, 1 第40 1の反射膜、8, 2 第2の反射膜、9, 0 保護膜、9, 1 高反射膜、9, 2 低屈折率層と高屈折率層の積層膜。

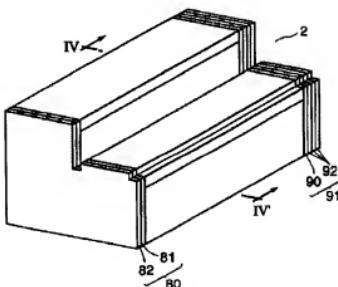
【図1】



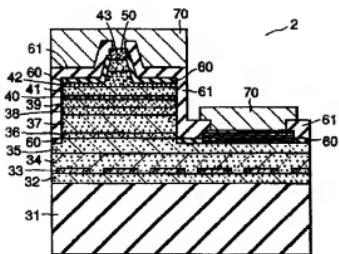
【図2】



【図3】



[図4]



[図5]

